(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号 特開2001-149532 (P2001-149532A)

(43)公開日 平成13年6月5日(2001.6.5)

(51) Int.Cl.7		識別記号	FΙ		テーマコード(参考)
A63F	7/02	304	A 6 3 F	7/02	304B
G01V	15/00		H03K	17/95	U
∥ H03K	17/95		G 0 1 V	3/00	E

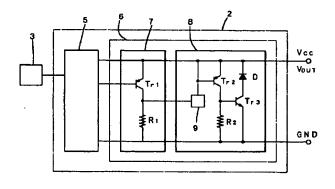
		審査請求	未請求 請求項の数2 OL (全 5 頁)
(21)出願番号	特願平 11-334111	(71)出願人	000002945 オムロン株式会社
(22)出願日	平成11年11月25日(1999.11.25)		京都市下京区塩小路通堀川東入南不動堂町 801番地
	•	(72)発明者	藤本 公資 京都府京都市右京区花開土堂町10番地 オ ムロン株式会社内
		(74)代理人	100062144 弁理士 背山 葆 (外3名)

(54) 【発明の名称】 パチンコ玉検出センサ

(57)【要約】

【課題】 不正電波が照射されたことをも的確に検出する。

【解決手段】 判定回路6を、共振回路からの出力に基づいて出力信号を変化させる弁別回路7と、該弁別回路7からの発振周波数の変化に基づいてパチンコ玉の有無を判定可能な波形の信号を出力する出力回路8とで構成する。そして、出力回路8に電波の照射によりベースにリーク電流を発生させてオン状態となるトランジスタTr2を少なくとも1つ配設する。トランジスタTr2は、オン状態で、パチンコ玉の有無を判定可能な波形信号とは異なる波形の電波検出信号を出力する。



【特許請求の範囲】

【請求項1】 パチンコ玉を検出部で検出することにより発振周波数を変化させて出力する共振回路と、該共振回路からの出力に基づいてパチンコ玉の有無を判定する判定回路とを備えたパチンコ玉検出センサにおいて、前記判定回路を、共振回路からの発振周波数に基づいて出力信号を変化させる弁別回路と、該弁別回路からの出力信号の変化に基づいてパチンコ玉の有無を判定可能な波形信号を出力する出力回路とで構成し、

前記出力回路に電波の照射によりベースにリーク電流を発生させてオン状態となるトランジスタを少なくとも1つ配設し、該トランジスタがオン状態となることにより、パチンコ玉の有無を判定可能な波形信号とは異なる波形の信号を出力させたことを特徴とするパチンコ玉検出センサ。

【請求項2】 前記トランジスタはラテラル型PNPトランジスタであることを特徴とする請求項1に記載のパチンコ玉検出センサ。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、パチンコ玉検出センサに関するものである。

[0002]

【従来の技術】従来、パチンコ玉検出センサに利用され る次のような近接スイッチがある。

【0003】すなわち、特許第2924070号公報には、発振回路の出力側にサブストレート型PNPトランジスタを接続してなる近接スイッチが開示されている。これによれば、発振回路に不正電波が照射された場合、サブストレート型PNPトランジスタの働きにより出力が低下し、比較回路への出力がサブストレート電位まで低下することにより、パチンコ玉を検出していると誤認されることを防止可能である。

[0004]

【発明が解決しようとする課題】しかしながら、前記近接スイッチでは、比較回路からの出力信号は、パチンコ玉の「有」又は「無」のいずれか一方を示すだけである。したがって、出力信号からだけでは、実際にパチンコ玉を検出していない場合なのか、不正電波が照射された場合なのかの判断ができない。

【0005】また、前記近接スイッチでは、サブストレート型PNPトランジスタが使用されている。このため、電波が照射される領域での占有面積を大きくとることが難しく、感度が低い。

【0006】そこで、本発明は、不正電波が照射されたことをも的確に検出することのできるパチンコ玉検出センサを提供することを第1の課題とする。

【 0 0 0 7 】さらに、本発明は、感度の高いパチンコ玉 検出センサを提供することを第 2 の課題とする。

[0008]

【課題を解決するための手段】本発明は、前記第1の課題を解決するための手段として、パチンコ玉を検出を検出することにより発振周波数を変化させてパチンは振回路からの出力に基づいて、五を検したが手を関立を構えたパチンは、前記判定回路を、共振回路からの出力信号を変化させるからのと、下の出力によが、の出力に基づいて出力信号を変化に基づいてがあるとでは、近半を発生させておいて、前記出力回路に電波の照射によりべースをなるに、前記出力回路に電波の照射によりがイースをなるに、前記出力回路に電波の照射によりがスタをなるに、前記出力回路に電波の照射によりがスタをあるに、前記出力回路に電波の照射によりがスタをあるに、前記出力回路に電波の照射によりであるにはなる波形の電波検出信号を出力させたものである。

【0009】この構成により、パチンコ玉の有無を検出している場合には、共振回路での発振周波数の変化に基づいて弁別回路から異なる信号が出力され、出力回路からの出力信号はパチンコ玉「有」の場合と「無」の場合とで相違する。したがって、出力回路からの出力信号の波形の違いに基づいてパチンコ玉の有無を判断することができる。そして、不正に電波が照射された場合には、トランジスタはベースにリーク電流が流れることによりオン状態となり、出力回路からは電波検出信号が出力される。この電波検出信号はパチンコ玉の有無を検出している場合とは異なる波形であるため、電波照射されたことを的確に検出することが可能である。

【0010】また、本発明は、前記第1の課題に加えて第2の課題を解決するための手段として、前記トランジスタをラテラル型PNPトランジスタで構成したものである。これにより、照射される電波に対する検出感度を高めることが可能となる。

【 O O 1 1 】なお、前記トランジスタには、サブストレート型PNPトランジスタやNPN型トランジスタで構成することも可能である。

[0012]

【発明の実施の形態】以下、本発明に係る実施形態を添付図面に従って説明する。

【〇〇13】図1は本実施形態に係るパチンコ玉検出センサを示す。このパチンコ玉検出センサは、ケーシング1内に図2に示す集積回路2(IC)を収容したもので、円形の開口部から検出部3が露出し、電源VCCへの接続及び検出信号の出力VOUTを兼ねる電線4aと、接地される電線4bとが延びている。そして、図示しないパチンコ玉通路の近傍に配設される。

【0014】集積回路2は、図2に示すように、発振回路5及び判定回路6からなる。

【0015】発振回路5には、検出部3からパチンコ玉の検出信号又は非検出信号が入力される。検出部3には、コイル及びコンデンサを並設接続した共振回路(図示せず)が利用できる。発振回路5は、図4(a)に示

すように、検出部3から非検出信号が入力される場合 (玉無)には一定電圧が印加されることにより所定周波 数で発振し、検出部3から検出信号が入力される場合 (玉有)には出力が0 (V)となる。

【〇〇16】判定回路6は、弁別回路7及び出力回路8 からなる。弁別回路フでは、ラテラル型PNPトランジ スタTr1のベースが発振回路5に接続され、エミッタが 電源VCCに接続され、コレクタが抵抗R1を介して接地 されている。このトランジスタTr1は、発振回路5から の出力信号に基づいて、図4(b)に示すように検出部 3の近傍にパチンコ玉がない場合(玉無)の所定周波数 でオフし、検出部3にパチンコ玉が接近した場合(玉 有)の出力 0 (V)でオンする。出力回路 8 では、発振 回路9が前記トランジスタTr1のコレクタに接続され、 このコレクタ電圧の違いに応じた所定周波数で信号を出 カする。また、ラテラル型PNPトランジスタTr2のベ ースが発振回路9に接続され、エミッタが電源Vccに接 続され、コレクタが抵抗を介して接地されている。さら に、NPN'トランジスタTr3のペースがトランジスタT r2のエミッタに接続され、コレクタがダイオードDを介 して電源VCCに接続され、エミッタが接地されている。 【0017】ところで、前記ラテラル型PNPトランジ スタTrl. Tr2の構成は図3に示す通りである。P層の 上部にはN層が形成されている。P層には上面までP+ 領域が設けられている。P層の上面にはエミッタEとな るP+領域、コレクタCとなるP+領域、及びベースBと なるN⁺層がそれぞれ形成されている。このラテラル型 PNPトランジスタTr1. Tr2では、電波が照射される ことにより、N層からP層に向かってリーク電流が発生 し、ベース電流として作用することによりオン状態とな る。しかも、前記ラテラル型PNPトランジスタ Tr1. Tr2を使用することにより、電波照射領域に於けるリー ク電流の発生可能な範囲Aを大きくとって感度を高める ことが可能となる。本実施形態では、このようなラテラ ル型PNPトランジスタTr1、Tr2の特性を利用して、 パチンコ玉の有無のみならず、不正電波をも感度良く的 確に検出できるようにしている。

【 O O 1 8 】次に、前記構成のパチンコ玉検出センサの 動作を説明する。

【0019】パチンコ玉通路をパチンコ玉が通過していない場合、発振回路5は図4(a)の「玉無」に示すように所定周波数で発振している。弁別回路7では、トランジスタTr1のコレクタに図4(b)の「玉無」に示すオフ波形が現れ、発振回路9はこのオフ波形に応じた所定周波数で発振する。出力回路8では、この発振周波数に基づいてトランジスタTr2. Tr3がオン・オフし、図5(a)に示す短周期の波形信号を出力する。これにより、パチンコ玉が通過していないこと(玉無)を検出することができる。

【0020】一方、検出部3にパチンコ玉が接近した場

合、発振回路5からの出力は図4 (a)の「玉有」に示すように0 (V)となる。弁別回路7では、トランジスタ Tr1のコレクタに4 (b)の「玉有」に示すオン波形が現れ、発振回路9はこのオン波形に応じた所定周波数を発振する。出力回路8では、この発振周波数に基づいてトランジスタ Tr2. Tr3がオン・オフし、図5 (b)に示す長周期の波形信号を出力する。これにより、パチンコ玉が通過したこと(玉有)を検出することができる。

【〇〇21】ここで、パチンコ玉検出センサに不正電波 が照射された場合、トランジスタTr1はエピタキシャル 層(N層)からサブストレート層(P層)に向かって発 生するリーク電流によりオン状態となり、コレクタ電圧 はオン波形となる。この結果、パチンコ玉が通過してい ない場合と同様な発振周波数の信号がトランジスタTr2 のペースに入力される。また、トランジスタ Tr2も不正 電波の照射によりリーク電流を発生させてオン状態とな り、コレクタ電圧はオン波形となる。この結果、トラン ジスタTr3がオンし、出力は図5(c)に示すようにO (V)となる。したがって、検出部3の近傍にパチンコ 玉があるかないかに拘わらず、必ず出力波形をO(V) とすることができる。つまり、パチンコ玉の有無を検出 している場合とは異なる波形の信号(電波検出信号)を 出力して不正電波の照射をも的確に判断することが可能 となる。また、2箇所にラテラル型PNPトランジスタ Tr1. Tr2を設けることにより、たとえ不正電波の検出 が一方のトランジスタTr1又はTr2でしか検出できなか ったとしても、パチンコ玉の誤検出を防止できるので、 信頼性が高い。

【0022】なお、前記実施形態では、一方の電線4aを電源用及び出力用として兼用したが、別個独立して設けるようにしてもよい。

【0023】また、前記実施形態では、弁別回路7と出力回路8とにラテラル型PNPトランジスタTr1、Tr2を設けたが、電波照射に対する感度がそれ程必要ないのであれば、いずれか一方又は双方をNPNトランジスタで構成することも可能である。

[0024]

【発明の効果】以上の説明から明らかなように、本発明に係るパチンコ玉検出センサによれば、出力回路にトランジスタを設け、電波が照射された場合に電波検出信号を出力するようにしたので、パチンコ玉の有無のみならず、電波が照射されたか否かをも的確に検出することができる。

【〇〇25】特に、前配トランジスタにラテラル型PNPトランジスタを使用したので、電波照射に対する感度を高めることが可能となる。

【図面の簡単な説明】

【図1】 本実施形態に係るパチンコ玉検出センサの全体斜視図である。

【図2】 図1のブロック図である。

【図3】 図2のラテラル型PNPトランジスタの構成 図である。

【図4】 図(a)は図2の発振回路からの出力信号、図(b)は弁別回路からの出力信号をそれぞれ示すグラフである。

【図5】 図(a)は図2の電源側に出力される「玉無」の場合の信号波形、図(b)は「玉有」の場合の信号波形、図(c)は電波照射された場合の信号波形をそれぞれ示すグラフである。

【符号の説明】

2…集積回路

3…検出部

5 …発振回路

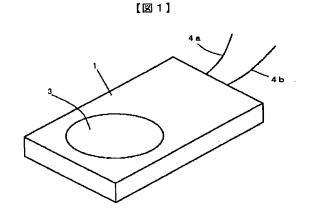
6…判定回路

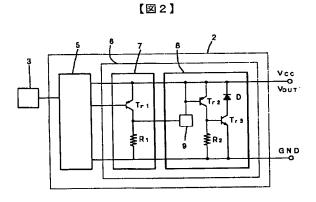
7 …弁別回路

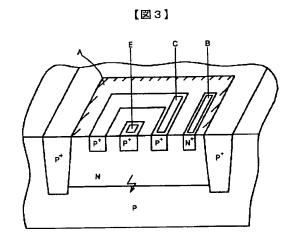
8…出力回路

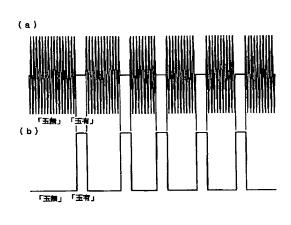
9 …発振回路

Tr1. Tr2…ラテラル型PNPトランジスタ



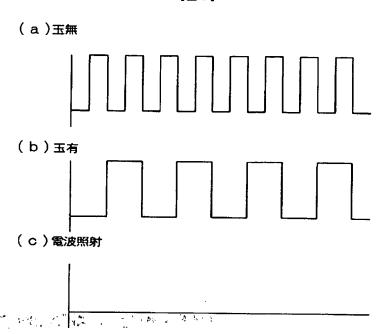






【図4】

[図5]



BEST AVAILABLE COPY

THIS PAGE BLANK (USPTO)